**RDRAM**

La **RDRAM** es un tipo de [memoria](http://es.wikipedia.org/wiki/Memoria) síncrona, conocida como Rambus [DRAM](http://es.wikipedia.org/wiki/DRAM). Éste es un tipo de memoria de siguiente generación a la [DRAM](http://es.wikipedia.org/wiki/DRAM) en la que se ha rediseñado la [DRAM](http://es.wikipedia.org/wiki/DRAM) desde la base pensando en cómo se debería integrar en un sistema.

El modo de funcionar de estas memorias es diferente a las [DRAM](http://es.wikipedia.org/wiki/DRAM), cambios producidos en una serie de decisiones de diseño que no buscan solo proporcionar un alto [ancho de banda](http://es.wikipedia.org/wiki/Ancho_de_banda), sino que también solucionan los problemas de granularidad y número de pins. Este tipo de memoria se utilizó en el sistema de videojuegos [Nintendo 64](http://es.wikipedia.org/wiki/Nintendo_64) de Nintendo y otros aparatos de posterior salida.

**Características RDRAM**

Una de las características más destacable dentro de las RDRAM es que su ancho de palabra es de tan sólo 16 [bits](http://es.wikipedia.org/wiki/Bits) comparado con los 64 a los que trabajan las SDRAM, y también trabaja a una velocidad mucho mayor, llegando hasta los 400Mhz. Al trabajar en flancos positivos y negativos, se puede decir que puede alcanzar unos 800 [Mhz](http://es.wikipedia.org/wiki/Megaherz) virtuales o equivalentes; este conjunto le da un amplio ancho de banda. Por eso, a pesar de diseñarse como alternativa a la [SDR SDRAM](http://es.wikipedia.org/wiki/SDRAM), se convirtió en competidora de la [DDR SDRAM](http://es.wikipedia.org/wiki/DDR_SDRAM).

En la época en la que se diseñaron su pusieron un gran reto para los ingenieros, debido principalmente a la necesidad de utilizar [chips](http://es.wikipedia.org/wiki/Chip) estables a alta frecuencia, lo que requería un silicio especialmente puro y que encareció el precio de las memorias por encima de sus competidoras.

Posteriormente nos encontramos que la [frecuencia](http://es.wikipedia.org/wiki/Frecuencia) principal de las RDRAM llegó a los 1200 Mhz, incorporando dos canales RDRAM separados, a 1200 Mhz en un solo módulo [RIMM](http://es.wikipedia.org/wiki/RIMM) 4800. Además, han pasado de RIMMs de 16 [bits](http://es.wikipedia.org/wiki/Bits) a conseguir módulos de 32 y 64 [bits](http://es.wikipedia.org/wiki/Bits).